

	HW #3	Computer Arithmetic
Computer Architecture Fall 2003	Due Date	1382/8/10

۱- یک تقسیم‌کننده به روش Non-Restoring طراحی کنید که یک عدد ۸ بیتی را بر یک عدد ۴ بیتی تقسیم کند. طرح خود را به دو بخش مسیر داده و واحد کنترل تقسیم کنید. طرح خود را با زبان Verilog توصیف کنید.